



## **BREVE CURRICULUM VITAE**

**Nome e apellidos:** LUIS CASTEDO RIBAS

**Categoría Profesional (académica):** Catedrático de Teoría de la Señal y Comunicaciones

**Centro/ Universidade :** Facultad de Informática, Universidade da Coruña (UDC)

## **TRAYECTORIA ACADÉMICA**

- Ingeniero de Telecomunicación (1990) por la Universidad Politécnica de Madrid
- Doctor Ingeniero de Telecomunicación (1993) por la Universidad Politécnica de Madrid
- Profesor Titular de Universidad en la UDC (1994 – 2001)
- Catedrático de Universidad en la UDC (2001 – actualidad)

## **INVESTIGACIÓN**

- Director del Grupo de Tecnología Electrónica y Comunicaciones (GTEC) de la UDC desde 1994
- Líneas de investigación: procesado de señal y teoría de la información en sistemas de comunicaciones inalámbricas. Prototipado de equipos terminales de comunicaciones inalámbricas
- Dirección de 14 tesis doctorales
- Coautor de más de 60 artículos en revistas científicas internacionales indexadas
- Coautor de más de 170 artículos en congresos científicos internacionales con revisión por pares
- Coautor de tres capítulos de libro
- Índice h: 20 (google scholar)

- Participación en más de 30 proyectos de investigación financiados a través de convocatorias competitivas de entidades públicas a nivel autonómico, estatal y europeo, en la mayoría de ellos como investigador principal
- Participación en más de 25 convenios de transferencia de tecnología con entidades privadas
- Coinventor de una patente
- Participación en diferentes comisiones de evaluación de proyectos de investigación a nivel autonómico y estatal
- Miembro del comité científico de diferentes congresos nacionales e internacionales
- Presidente de los Comités Organizadores del XVIII Symposium Nacional de la URSI 2003 en A Coruña, del Eighth IEEE Sensor Array and Multichannel Signal Processing Workshop (SAM 2014) en A Coruña, y del 27<sup>th</sup> European Signal Processing Conference (EUSIPCO 2019) en A Coruña.
- Valoración positiva de cuatro sexenios de investigación (último concedido en 2014)

## **GESTIÓN**

- Secretario del Departamento de Electrónica y Sistemas de la UDC (1997– 2000)
- Miembro de la Comisión de Doctorado de la UDC (2002 – 2008)
- Director del Departamento de Electrónica y Sistemas de la UDC (2003 – 2009)
- Vocal de la Junta Directiva del Colexio Oficial de Enxeñeiros de Telecomunicación de Galicia (COETG) (2009 – actualidad)
- Vocal de la Comisión Galega de Informes, Avaliación, Certificación y Acreditación (CGIACA) de la Axencia para a Calidade do Sistema Universitario de Galicia (ACSUG) (2013 – actualidad)
- Gestor del Programa Tecnologías Electrónicas y de Comunicaciones (TEC), Subprograma Tecnologías de Comunicaciones (TCM), de la Subdirección General de Proyectos de Investigación de la Dirección General de Investigación Científica y Técnica del Ministerio de Economía y Competitividad. (2014 – actualidad)
- Miembro del CHIST-ERA Scientific Advisory Board. CHIST-ERA significa European Coordinated Research on Long-term Challenges in Information and Communication Sciences & Technologies ERA-NET. (2014 – actualidad)

## **PREMIOS**

- *Best Paper Award* en el congreso *IEEE/ITG Workshop on Smart Antennas (WSA)* celebrado en Viena, Austria, en febrero de 2007
- *Best Paper Award* en el congreso *14th IEEE International Workshop on Signal Processing Advances in Wireless Communications (SPAWC 2013)* celebrado en Darmstadt, Alemania, en junio de 2013