



BREVE CURRICULUM VITAE (Septiembre 2020)

Nome e apellidos: Juan Touriño Domínguez

Categoría Profesional (académica): Catedrático de Universidad

Centro/ Universidade: Facultad de Informática, Universidade da Coruña

Docencia:

- Profesor de la Facultad de Informática de la UDC desde 1993. Impartidas más de 30 asignaturas en todos los niveles (licenciatura/ingeniería/grado, máster, doctorado), principalmente en el campo de la computación de altas prestaciones y arquitectura de computadores
- Conferenciante en diversos centros internacionales: Edinburgh Parallel Computing Center, CINECA Supercomputing Center (Bologna), Univ. do Minho, Univ. de Santiago de Chile, Univ. Nacional de La Plata...

Investigación:

- Coordinador del Grupo de Arquitectura de Computadores del Dpto. de Ingeniería de Computadores (35 miembros), Premio Impulso 2019 del Consello Social de la UDC al grupo de investigación más competitivo
- Participación en 155 proyectos, contratos y redes de I+D, en 68 de ellos como IP o co-IP, con financiación tanto pública como privada
- Publicación de 175 trabajos de investigación en revistas y congresos internacionales, de los que 66 son revistas JCR
- Miembro del Comité de Programa de 80 congresos internacionales (en 7 Chair), editor invitado de números especiales en 3 revistas JCR
- Coautor de una patente en EE.UU. (en explotación) y de 13 registros de la propiedad intelectual de software (8 de ellos en explotación)
- Dirección de 9 tesis doctorales (4 con Premio Extraordinario)
- 5 sexenios: 4 investigación (1994-2017) y 1 transferencia (2010-2015)

Xestión:

- Presidente del Comité Científico del Centro de Supercomputación de Galicia, CESGA (órgano asesor de la dirección del centro en el ámbito de la I+D), desde 2017
- Miembro del Patronato de la Fundación Centro de Investigación en Tecnologías de la Información y las Comunicaciones (CITIC) de la UDC (2017-2020), y miembro de su Comité de Dirección, desde 2017
- Director del Dpto. de Electrónica y Sistemas de la UDC (2009-2013)
- Coordinador de la UDC con el CESGA (Vicerrectorado de Investigación, 1999-2005)
- Coordinador del Comité de Evaluación de las Ayudas FPU (área de Ciencias de la Computación y Tecnol. Informática), ANECA, 2017-2018
- Miembro de la Comisión de Evaluación de Contratos Ramón y Cajal, AEI (área TIN, 2018); miembro de la Comisión de Selección de Proyectos del Plan Nacional de I+D+I, MINECO (área TIN, 2012)
- Evaluador de profesorado y de proyectos de I+D para diversas agencias: ANEP (actualmente AEI), ANECA (Programa ACADEMIA de acreditación nacional), AGAE (Andalucía), ACSUCYL (Castilla y León), ANPCYT (Argentina)

Outros (Transferencia de tecnoloxía):

Socio Promotor y Presidente del Consejo de Administración de la Empresa de Base Tecnológica de la UDC Torus Software Solutions S.L., creada en 2013. Actividad: comercialización de resultados de I+D del grupo, principalmente en los campos de Big Data y computación de altas prestaciones. Torus ha obtenido 18 premios de emprendimiento, destacando:

- Premio Nacional de Informática 2020, categoría Premio Ramón LLull (Fundación BBVA y Sociedad Científica Informática de España, 2020)
- Premio Cinco Días a la Innovación Empresarial, en la categoría de Premio a la Acción Empresarial más Innovadora Ligada a la Universidad (Diario Cinco Días, con el patrocinio de CaixaBank y Repsol, 2015)
- Selección de Torus a través del Accenture Fintech Innovation Lab como una de las 7 start-ups más innovadoras del mundo en tecnología financiera (Accenture y 13 de los principales bancos comerciales y de inversión del mundo, 2015)
- Premio Nacional Emprendedor XXI (La Caixa y Ministerio de Industria, 2014)
- Ganador de la Start Tel Aviv Competition (Ministerio de Asuntos Exteriores de Israel, 2014)
- Premio UKTI Spain Technology Competition (Embajada Británica en España, 2013)